

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ПРОФЕССИОНАЛЬНОГО ОБРАЗОВАНИЯ
"ЛИПЕЦКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ"

Кафедра автоматизированных систем управления

О. В. БОЛДЫРИХИН

Гарвардская RISC-архитектура в микроконтроллерах AVR.
Средства ввода-вывода, хранения и обработки цифровой и
аналоговой информации в микроконтроллерах AVR для по-
строения микропроцессорных систем управления

МЕТОДИЧЕСКИЕ УКАЗАНИЯ
к лабораторной работе
по дисциплине "Микропроцессорные системы"

Заведующий кафедрой АСУ _____ Качановский Ю. П.

Объем 2,3 п. л.

Тираж 100 экз.

Липецк
Липецкий государственный технический университет
2013

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ПРОФЕССИОНАЛЬНОГО ОБРАЗОВАНИЯ
"ЛИПЕЦКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ"

Кафедра автоматизированных систем управления

О. В. БОЛДЫРИХИН

Гарвардская RISC-архитектура в микроконтроллерах AVR.
Средства ввода-вывода, хранения и обработки цифровой и
аналоговой информации в микроконтроллерах AVR для по-
строения микропроцессорных систем управления

МЕТОДИЧЕСКИЕ УКАЗАНИЯ
к лабораторной работе
по дисциплине "Микропроцессорные системы"

Утверждаю к печати

Проректор по учебной работе ЛГТУ

_____ Ю. П. Качановский

число	месяц	год
-------	-------	-----

Объем 2,3 п. л.

Тираж 100 экз.

Липецк
Липецкий государственный технический университет
2013

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ПРОФЕССИОНАЛЬНОГО ОБРАЗОВАНИЯ
"ЛИПЕЦКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ"

Кафедра автоматизированных систем управления

О. В. БОЛДЫРИХИН

Гарвардская RISC-архитектура в микроконтроллерах AVR.
Средства ввода-вывода, хранения и обработки цифровой и
аналоговой информации в микроконтроллерах AVR для по-
строения микропроцессорных систем управления

МЕТОДИЧЕСКИЕ УКАЗАНИЯ
к лабораторной работе
по дисциплине "Микропроцессорные системы"

Липецк
Липецкий государственный технический университет
2013

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ПРОФЕССИОНАЛЬНОГО ОБРАЗОВАНИЯ
"ЛИПЕЦКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ"

Кафедра автоматизированных систем управления

О. В. БОЛДЫРИХИН

Гарвардская RISC-архитектура в микроконтроллерах AVR.
Средства ввода-вывода, хранения и обработки цифровой и
аналоговой информации в микроконтроллерах AVR для по-
строения микропроцессорных систем управления

МЕТОДИЧЕСКИЕ УКАЗАНИЯ
к лабораторной работе
по дисциплине "Микропроцессорные системы"

Липецк
Липецкий государственный технический университет
2013